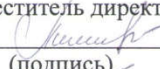
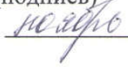


Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новгородский государственный университет имени Ярослава Мудрого»

Политехнический колледж

Утверждаю
Заместитель директора по УМ и ВР
 Л.Н.Иванова
(подпись)
«08»  2020 г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

по учебной дисциплине

ПРИКЛАДНАЯ ЭЛЕКТРОНИКА

Специальность:

09.02.01 Компьютерные системы и комплексы

Фонд оценочных средств по учебной дисциплине «Прикладная электроника» разработан на основе Федерального государственного образовательного стандарта (приказ Министерства образования и науки РФ от 28.07. 2014 года № 849) по специальности среднего профессионального образования 09.02.01.Компьютерные системы и комплексы , в соответствии с учебным планом по специальности 09.02.01 Компьютерные системы и комплексы.

Организация-разработчик: Федеральное государственное бюджетное образовательное учреждение высшего образования «Новгородский государственный университет имени Ярослава Мудрого» Многопрофильный колледж НовГУ, Политехнический колледж

Разработчик(и): Большакова Елена Борисовна, преподаватель

Фонд оценочных средств одобрен предметной (цикловой) комиссией дисциплин профессионального цикла, протокол № 3 от 4.11.16
Председатель предметной (цикловой) комиссии Л. Н. Цымбалюк

Паспорт комплекта фонда оценочных средств по учебной дисциплине
Прикладная электроника

Наименование раздела, темы	Коды контролируемых компетенций	Результаты обучения (освоенные умения, усвоенные знания)	Наименование контрольно-оценочного средства	
			Текущий контроль	Промежуточная аттестация
Тема 2.3 Тиристоры.	ОК 2,- ОК 6	знать: -Конструкцию тиристора -Принцип его действия -особенности построения прямой и обратной ветви ВАХ тиристора уметь: -собирать принципиальную электрическую схему для снятия вольтамперной характеристики тиристора -работать с нормативными документами, справочниками, технической литературой -строить прямую ветвь ВАХ тиристора -делать выводы по результатам исследований	–проверка отчета по лабораторной работе: контрольные вопросы.	

Раздел 5 Схемотехника цифровых устройств Тема 5.1. Особенности построение схем реализации булевых функций		знать: - понятие логического элемента «И», «ИЛИ»,«НЕ » - условное обозначение логического элемента «И», «ИЛИ»,«НЕ » таблицу истинности для логического элемента «И», «ИЛИ»,«НЕ » уметь: - собрать электрическую принципиальную схему исследования логического элемента - подключить электрическую		
--	--	---	--	--

		схему к источнику питания - провести исследование логического элемента - оформить результаты испытаний		
--	--	--	--	--